



Instance Manager: Ready to acquire

Instance	Status	Enabled
auto_sigtap_0	Not running	✓

JTAG Chain Configuration: JTAG ready

Hardware: USB-Blaster [USB-1] Setup...

Device: @1: 10CX085Y (0x02EF20DD) Scan Chain

Bridge index: None detected

>> SOF Manager: Download Refresh SSET-INTERTECH/Downloads/PCIEFromIntel/top_sof ...

log: Trig @ 2021/03/05 10:29:03 (0:0:0 elapsed)

click to insert time bar

Type	Alias	Name	-2048	0	2048	4096	6144	8192	10240	12288	14336
C		top_hw pcie_a10_hip_0 pcie_a10_hip_0 altpcie_a10_hip_pipen1b tssmstate[4..0]					00h				
C		top_hw pcie_a10_hip_0 pcie_a10_hip_0 lane_act[3..0]					0h				
C		top_hw pcie_a10_hip_0 pcie_a10_hip_0 currentspeed[1..0]					0h				
C		clk0_freq freq_out[31..0]					0E847202h				
C		core_clkout_freq freq_out[31..0]					00000000h				
*		top_hw pcie_rstn_npor									
*		top_hw pcie_rstn_pin_perst									
*		top_hw pcie_a10_hip_0 pcie_a10_hip_0 serdes_pll_locked									
*		top_hw pcie_a10_hip_0 pcie_a10_hip_0 dlup									
*		top_hw pcie_a10_hip_0 pcie_a10_hip_0 reset_status									
*		top_hw pcie_a10_hip_0 pcie_a10_hip_0 pld_core_ready									
C		top_hw pcie_a10_hip_0 pcie_a10_hip_0 altpcie_a10_hip_pipen1b g_xcvr.altpcie_a10_hip_pllphy rx_cal_busy[0..0]					0h				
C		top_hw pcie_a10_hip_0 pcie_a10_hip_0 altpcie_a10_hip_pipen1b g_xcvr.altpcie_a10_hip_pllphy tx_cal_busy[0..0]					0h				
*		top_hw pcie_a10_hip_0 pcie_a10_hip_0 altpcie_a10_hip_pipen1b g_xcvr.altpcie_a10_hip_pllphy g_pll_g1g2x1.fpll_g1g2x1.pll_cal_busy									
*		top_hw pcie_a10_hip_0 pcie_a10_hip_0 altpcie_a10_hip_pipen1b g_xcvr.altpcie_a10_hip_pllphy pll_locked_fpll									
C		top_hw pcie_a10_hip_0 pcie_a10_hip_0 altpcie_a10_hip_pipen1b g_xcvr.altpcie_a10_hip_pllphy rx_is_lockedtodata[0..0]					0h				
C		top_hw pcie_a10_hip_0 pcie_a10_hip_0 altpcie_a10_hip_pipen1b g_xcvr.altpcie_a10_hip_pllphy rx_is_lockedtoreff[0..0]					0h				
C		top_hw pcie_a10_hip_0 pcie_a10_hip_0 altpcie_a10_hip_pipen1b g_xcvr.altpcie_a10_hip_pllphy g2x1.phy_g2x1 phy_g2x1 rx_std_signaldetect[0..0]					1h				



Hierarchy Display:

- ✓ top
 - top_hw
 - pcie_a10_hip_0
 - altpcie_a10_hip...
 - g_xcvr.altpc...
 - g_pll_g...
 - g_xcvr.g...
 - phy...

Data Log: auto_sigtap_0

auto_sigtap_0

File Edit View Project Processing Tools Window Help

Search Intel FPGA

Instance Manager: Ready to acquire

Instance	Status	Enabled
auto_signaltap_0	Not running	<input checked="" type="checkbox"/>

JTAG Chain Configuration: JTAG ready

Hardware: USB-Blaster [USB-1] Setup...

Device: @1: 10CX085Y (0x02EF20DD) Scan Chain

Bridge Index: None detected

>> SOF Manager: SSET-INTERTECH/Downloads/PCIEFromIntel/top.sof ...

log: Trig @ 2021/03/05 10:30:02 (0:0:0.2 elapsed)

click to insert time bar

Type	Alias	Name	2048	4096	6144	8192	10240	12288	14336
C		top_hw pcie_a10_hip_0 pcie_a10_hip_0 altpcie_a10_hip_pipen1b tssmstate[4..0]			00h				
C		top_hw pcie_a10_hip_0 pcie_a10_hip_0 lane_act[3..0]			0h				
C		top_hw pcie_a10_hip_0 pcie_a10_hip_0 currentspeed[1..0]			0h				
C		clk0_freq freq_out[31..0]			019CF034h				
C		core_clkout_freq freq_out[31..0]			00000000h				
*		top_hw pcie_rstn_npor							
*		top_hw pcie_rstn_pin_perst							
*		top_hw pcie_a10_hip_0 pcie_a10_hip_0 serdes_pll_locked							
*		top_hw pcie_a10_hip_0 pcie_a10_hip_0 dup							
*		top_hw pcie_a10_hip_0 pcie_a10_hip_0 reset_status							
*		top_hw pcie_a10_hip_0 pcie_a10_hip_0 pld_core_ready							
C		top_hw pcie_a10_hip_0 pcie_a10_hip_0 altpcie_a10_hip_pipen1b g_xcvr.altpcie_a10_hip_pllphy rx_cal_busy[0..0]			0h				
C		top_hw pcie_a10_hip_0 pcie_a10_hip_0 altpcie_a10_hip_pipen1b g_xcvr.altpcie_a10_hip_pllphy tx_cal_busy[0..0]			0h				
*		top_hw pcie_a10_hip_0 pcie_a10_hip_0 altpcie_a10_hip_pipen1b g_xcvr.altpcie_a10_hip_pllphy g_pll_g1g2x1 pll_cal_busy							
*		top_hw pcie_a10_hip_0 pcie_a10_hip_0 altpcie_a10_hip_pipen1b g_xcvr.altpcie_a10_hip_pllphy pll_locked_fpll							
C		top_hw pcie_a10_hip_0 pcie_a10_hip_0 altpcie_a10_hip_pipen1b g_xcvr.altpcie_a10_hip_pllphy rx_is_lockedtodata[0..0]			0h				
C		top_hw pcie_a10_hip_0 pcie_a10_hip_0 altpcie_a10_hip_pipen1b g_xcvr.altpcie_a10_hip_pllphy rx_is_lockedtofreq[0..0]			0h				
C		top_hw pcie_a10_hip_0 pcie_a10_hip_0 altpcie_a10_hip_pipen1b g_xcvr.altpcie_a10_hip_pllphy g_xcvr.g_phy_g2x1 phy_g2x1 rx_std_signaldetect[0..0]			1h				

Data Setup

Hierarchy Display:

- top
 - top_hw
 - pcie_a10_hip_0
 - pcie_a10_hip_0
 - altpcie_a10_hip...
 - g_xcvr.altpc...
 - g_pll_g...
 - g_xcvr.g...
 - phy...

Data Log: auto_signaltap_0

auto_signaltap_0